

경북 반도체 초격차 전문인력 양성사업
[경북 맞춤형 반도체 소자/설계/소재/공정장비 인력양성사업]
전문인력양성 교육생 모집 공고

구미전자정보기술원은 영남대학교, 금오공과대학, 구미전자공업고등학교와 함께 경상북도가 주관하고 있는 경북 반도체 초격차 전문인력 양성사업의 일환으로 반도체산업 혹은 해당 연계 산업의 기업 재직자와 학생을 대상으로 전문인력양성을 위한 교육을 시행하고 있습니다. 아래와 같이 경북 반도체 초격차 전문인력 양성사업의 전문인력양성 교육생 모집을 공고하오니, 희망하시는 관련 종사자 및 학생 여러분의 많은 신청 바랍니다.

2024. 11.

구미전자정보기술원 반도체·방산연구센터

2024년 경북 반도체 초격차 전문인력 양성사업 Vivado를 활용한 FPGA 설계과정 교육생 모집 안내

2024년 경북 반도체 초격차 전문인력 양성사업 전문인력 양성 지원사업의 FPGA 설계 인력양성을 위한 교육생을 아래와 같이 모집하고자 합니다.

1. 교육명 : Vivado를 활용한 FPGA 설계 (무료교육)
 2. 교육개요 : 기본적인 Verilog의 문법과 Xilinx의 7-Series 디바이스의 Architecture를 이해하고 Xilinx에서 지원하는 Vivado의 사용 메커니즘을 이해하여 전반적인 S/W 사용에 대한 이해를 하고, Vivado 기반의 로직 구성 및 다운로드 방법 이해 실습을 하는 교육
 3. 모집기간 : ~ 2024년 12월 15일(20명 정원, 선착순 모집)
 4. 지원대상
 - FPGA 설계 분야에 관심이 있는 학생 및 하드웨어 담당자
 - Vivado를 이용한 Xilinx FPGA 개발이 필요한 엔지니어
 - FPGA 기반의 TFT-LCD 컨트롤 이해가 필요한 엔지니어
 5. 지원기준 : 경북도내 기업 재직자 및 학생
 6. 교육일정 : 2024년 12월 16일(월) ~ 12월 18일(수)
 7. 교육장소 : 구미시 구미대로 32길 8-26 스마트커넥트센터 5층 교육장
- * 교육기간 동안 중식 제공합니다.

8. 교육운영계획

1 일차	
교 육 시 간	교 육 내 용
9:30~10:50	Xilinx FPGA CLB 소개 및 이해
11:00~12:00	Xilinx FPGA CLB 소개 및 이해
12:00~13:00	점심시간
13:00~13:50	Vivado Tool Flow 이해
14:00~14:50	Vivado 기반의 Xilinx FPGA CLB 이용한 디자인 구성 실습
15:00~15:50	Xilinx FPGA Select I/O 이해
16:00~17:30	Xilinx FPGA Select I/O 구성 실습
2 일차	
교 육 시 간	교 육 내 용
9:30~10:50	Xilinx FPGA Block Memory / DCM 이해
11:00~12:00	Xilinx FPGA Block Memory / DCM 구성 실습
12:00~13:00	점심시간
13:00~13:50	Xilinx FPGA Configuration 이해
14:00~14:50	Vivado IPI 소개 및 이해
15:00~15:50	HDL 문법 이해
16:00~17:30	HDL 문법 이해
3 일차	
교 육 시 간	교 육 내 용
09:30~10:50	TFT-LCD 동작 이해
11:00~12:00	HDL 기반의TFT-LCD 기본 로직 구성
12:00~13:00	점심시간
13:00~13:50	HDL 기반의TFT-LCD 기본 로직 구성
14:00~14:50	HDL 기반의TFT-LCD 구성 실습/다운로드
15:00~15:50	HDL 기반의TFT-LCD 응용 회로 구성 다운로드 및 동작실습
16:00~17:30	교육 내용Overview 및 질의 답변

9. 문의처 : 구미전자정보기술원 반도체·방산연구센터 이재성 선임(054-460-9082, 9081)

10. 신청서 제출방법 :

- 1) 첨부파일 작성 후 E-mail 제출(jslee1245@geri.re.kr) 또는
- 2) 네이버폼을 통한 온라인 접수 ([Online 접수 링크](#)) ⇐ Click
- <https://naver.me/GzEqkw7F>
- 3) QR코드를 통한 온라인 접수

