

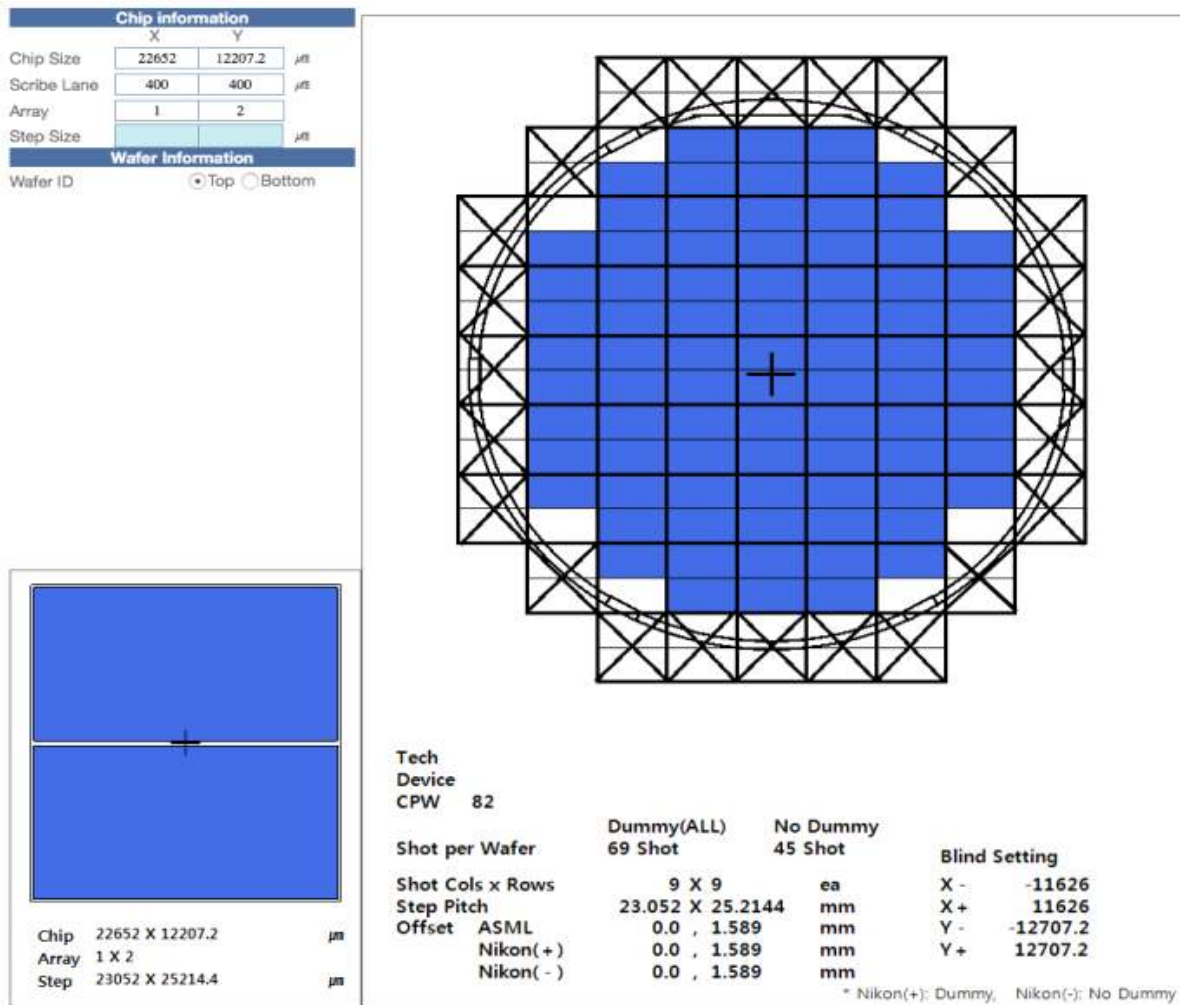
상 세 규 격 서

구분	품명	단위	수량	비고
1	OLEDos Main chip wafer	Wafer	10	

상 세 내 역

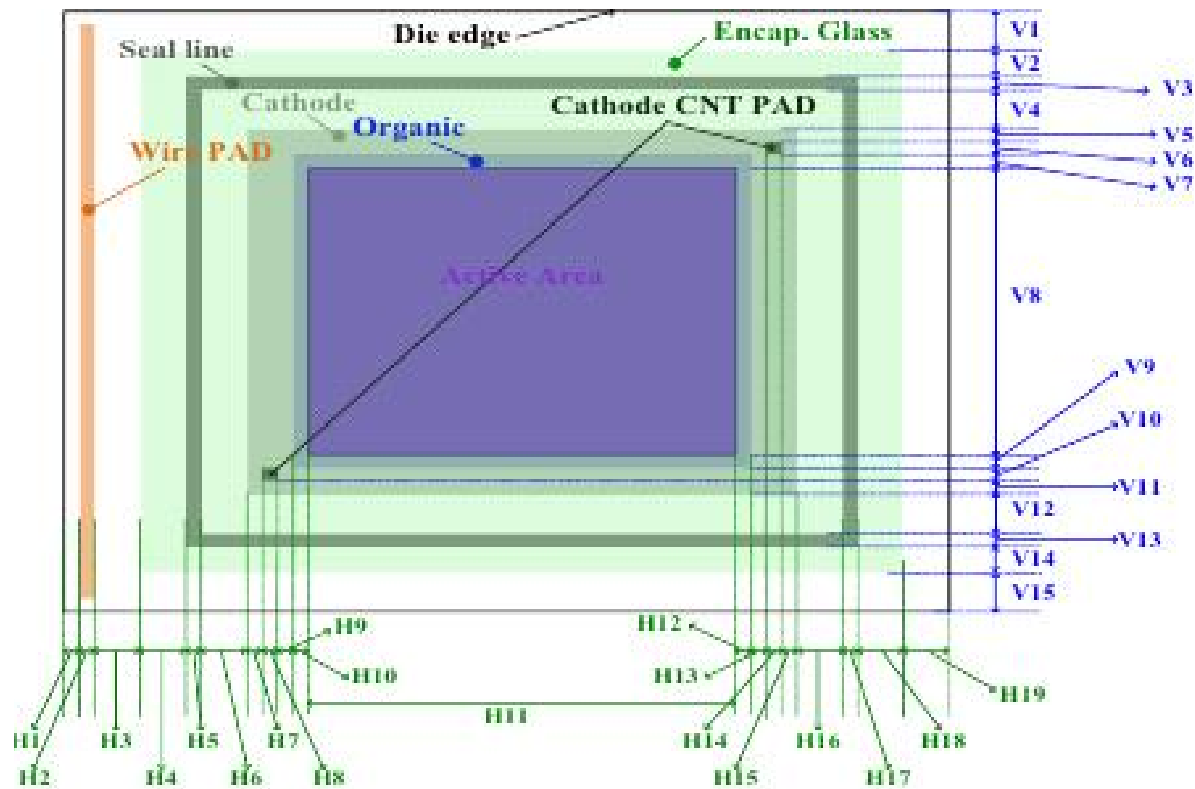
1. 주요규격

■ 마이크로디스플레이 패널 개발용 8인치급 OLEDos Main chip MAP



<OLEDos Main chip Design Rull>

■ OLEDos Main chip DIE 정보



<OLEDoS Main chip DIE Design Rull>

2. 기타사항

- 가. 납품위치 : 경북 구미시 구미대로 350-27 3D디스플레이 부품소재 실용화지원센터 202호
- 나. 납품개요 : 규격서의 조건에 맞는 물품을 납품
- 다. 납품기한 : 계약일로부터 4주 이내